

2017年度 情報処理学会 東海支部

講演会のお知らせ

日時：2017年11月24日（金） 17:00～18:00

場所：名古屋大学 ベンチャー・ビジネス・ラボラトリー 3F
ベンチャーホール

アクセス・キャンパスマップ <http://www.vbl.nagoya-u.ac.jp/access.html>
(地下鉄名城線「名古屋大学」駅下車 3番出口)

講演題目：「ニューラル・ネットワークにおける情報量の表現とFPGA実装」

講師：ルーウィ ヴアレニャ氏（ザイリンクス株式会社）

概要： ニューラル・ネットワークの高速化、小型化、エネルギー効率の改善が進んでいます。

「ニューラル・ネットワークの学習は浮動小数点、推論は固定小数点で実装する」という常識は崩れつつあります。用途に応じて、学習時にも固定小数点、推論時に任意精度の浮動小数点を採用した論文が次々の発表されています。本講演ではその背景と動向を紹介いたします。そして、設計メソドロジーとFPGA上の実装方法を紹介いたします。

(講演は日本語で行います)

参加： 参加費無料（参加資格は問いません）

事前申込不要。会場へ直接お越しください。

主催： 一般社団法人 情報処理学会東海支部

共催： 名古屋大学 大学院情報学研究科

後援： 公益財団法人 科学技術交流財団

協賛： IEEE 名古屋支部

【問い合わせ先】

本田 晋也（名古屋大学 大学院情報学研究科 准教授）
〒464-8603
名古屋市千種区不老町1
TEL/FAX 052-789-5888/5889
E-mail: honda@ertl.jp

【問い合わせ先】

一般社団法人 情報処理学会東海支部 事務局
〒460-0001 名古屋市中区大須1-35-18 一光大須ビル7階
公益財団法人 中部科学技術センター 内
Tel: (052) 231-3564 Fax: (052) 204-1469
E-mail: shibu@ipsj-tokai.jp
<http://www.ipsj-tokai.jp/>